

2010年11月18日

## アルテラ、『ET2010／組込み総合技術展』に出展 ～「最新ソリューション」を一挙公開～

プログラマブル・ロジック・ソリューションの世界的リーディング・カンパニーである米アルテラ・コーポレーションの日本法人、日本アルテラ株式会社（東京都新宿区 代表取締役社長：日隈寛和 以下、アルテラ）は、2010年12月1日（水）～3日（金）パシフィコ横浜にて開催される『ET2010／組込み総合技術展（以下、ET2010）』に出展いたします。

アルテラブース（ブース番号：E-25）では、最先端の28nm FPGA、Stratix® V の機能を実際にご覧いただける20Gbps+ のトランシーバ・デモをはじめとする ET2010 初公開のデモのほか、アルテラの最新製品および最先端の組込み FPGA ソリューションを一堂にご紹介します。また、FPGA トラック（無料）では、アルテラのスペシャリストによる講演が5セッション行われます。

### <ET2010 出展概要>

■展示会名： Embedded Technology 2010／組込み総合技術展（公式サイト：[www.jasa.or.jp/et/](http://www.jasa.or.jp/et/)）

■会期：12月1日（水）～3日（金）10:00～17:00 [2日（木）のみ10:00～18:00]

■会場：パシフィコ横浜

■ブース番号：E-25

### 【主な展示／デモ内容】

- 超ハイエンド／ハイエンド FPGA：『革新的なアーキテクチャ』アルテラ Stratix V を中心としたハイエンド FPGA を最新デモを交えてご紹介。
  - ・ Stratix V：20Gbps+ のトランシーバデモ <初公開デモ>
  - ・ C to HDL FPGA ソリューション
- ミッドレンジ FPGA：『ハイエンドの性能を低コストで実現』アルテラ Arria® II GX の最新デモご紹介。
- 低コスト FPGA：『大量生産向けアプリケーションの要求にミート』アルテラ低コスト FPGA Cyclone® III, Cyclone IV GX 最新デモを交えてご紹介。
  - ・ 低コスト FPGA で実現する USB3.0 ソリューション
  - ・ FPGA で V-by-One を実現！ V-by-One + VIP デモ <初公開デモ>
- エンベデッド& インダストリアル：アルテラの組込みソリューションの『最新情報』等をご紹介。
  - ・ FPGA の組込み開発ポートフォリオ
  - ・ インテル® アーキテクチャ + FPGA ソリューション <初公開デモ>
  - ・ FPGA による TCO の低減
- 開発ツール：『設計生産性の向上』設計期間短縮、設計品質向上の為の有効な機能や、効率的な検証環境のご紹介。

- ・設計生産性を最大化する、アルテラ社 FPGA 開発ソフトウェア Quartus® II のご紹介
- ・検証期間を減らす開発環境(メンター・グラフィックス)
- 各種開発キット: 『設計、検証を容易に』アルテラの各種開発キットをご紹介します。
- 高性能アナログ IC : 高度化する FPGA の電源設計を簡素化するソリューションをご紹介します。
- エコロジー(環境発電・超低消費電力): エナジーハーベストに最適な超低消費電力製品をご紹介します。

### 【FPGAトラック講演(無料・事前登録制)の内容】

日にち	時間	トラック No.	タイトル
12月2日 (木)	14:00-14:45	FP-5	ムーアの法則を超えてゆけ! アルテラの 28nm FPGA イノベーション
	15:00-15:45	FP-6	ここまで進化した量産向け FPGA - アルテラの低コスト&ミッドレンジ FPGA
	16:00-16:45	FP-7	FPGA による組込み機器を徹底解剖~インダストリアルアプリケーション編~
12月3日 (金)	10:00-10:45	FP-8	FPGA 設計の生産性を向上させる Quartus II の機能
	11:00-11:45	FP-9	アルテラ FPGA の組込み開発最前線

詳細は、こちらでご確認ください:

<http://www.altera.co.jp/education/events/10/et2010/et2010.html>

### アルテラ・コーポレーションについて

アルテラ・コーポレーションは、プログラマブル・ロジック・ソリューションの世界的リーディング・カンパニーです。1983年にシリコンバレーで創業した世界で最初のファブレス企業であり、1988年にNASDAQに上場しました。FPGA/CPLD、ASIC など、カスタム・ロジックの分野でテクノロジー・リーダーとして高成長を続け、顧客 企業のイノベーションに貢献しています。世界各国に拠点を持ち、日本法人である日本アルテラ株式会社は 1990年に設立されました。顧客志向のソリューションが高く評価され、日本における PLD 市場でトップシェアを維持しています。

- Altera, The Programmable Solutions Company, アルテラのロゴ、弊社特定デバイスの定義、およびその他の商標ならびにサービス・マークを意味する語彙は、特記されていない限り、すべてアルテラ・コーポレーションの米国及びその他の国における登録商標、商標またはサービス・マークです。その他記載されている製品名あるいはサービス名は各所有企業に帰属します。

<この件についてのお問い合わせ先>

日本アルテラ株式会社 マーケティング 岡村  
TEL: (03)3340-9480(代) FAX: (03)3340-9487